18春 计算机组成与体系结构 期末简要回忆

一、简答题

1、你怎么理解计算机指令系统体系结构ISA

2、ENIAC是不是存储程序式

3、SPEC用什么平均数，理由

4、或非门

5、booth乘法原理

6、-2018.125浮点表示

7、时钟扭斜对时钟周期和保持时间影响

8、软件流水

9、写分配的写返回cache

10、cache和TLB重叠访问

11、DDR SDRAM

12、Cache一致性协议

13、RAID4和RAID5区别

14、并行处理器中Amdahl定律的思想

15、WSC和DC区别

二、试题中给出了多周期数据通路图

1、多周期中load word指令各周期控制信号

2、如何把多周期数据通路改成流水线